1. 概论：
2. 冯诺依曼
3. 计算机硬件主要基础图样

四．

1. 存储器扩展，ram, rom芯片，38译码器，自己连线，画出一个框图

难点：片选信号，38译码器使能端，信号端很好的结合起来

2.cache

作用，基本工作原理，三种。。。。（映射方式？），设计主存地址

带cache系统的效率，命中率

3.两个存储层次带来什么好处，存在的理由

4.半导体存储器存储单元的工作原理（一般不考察）

5.书P77-电路，怎么往里写入读出0和1—似乎是没法考察

6.校验不讲

7.提高访存，交叉存储，低位高位

补：cache写，替换算法，了解了解。。。额

辅助存储器不考

五．

（重点四五六）

1. 三种方式—后两种更重要
2. 中断响应会中断处理更重要，中断的不同，相应的条件
3. DMA-每个阶段在做什么
4. 三种方式的比较，特点，应用在什么场合

六．（相当一部分在计算题）

1.二进制补码的加减运算和溢出判别—一定考

2.除法不要求，乘法，补码原码

3.浮点加减运算

4.真值—二进制，补码，原码，移码

5.第五节，最基本的ALU，输入输出有哪几个组成部分

6.超前进位的设计理念和好处，电路不要求？？？

七．

1.基本的指令格式

2.寻址方式—常见的都要求

3.更重要—设计一定的指令系统的能力（有这样的作业题）

八．

cpu有哪些主要寄存器，常见寄存器的作用

cpu的功能，操作控制，时间控制

指令周期，建议和后面的时钟周期和中断买中

节拍是啥

指令流水要求

中断系统重点：8.4.4 4.5 4.6

画出CPU运行轨迹，中断屏蔽

九．

微程序工作原理，设计思想

不同机器周期中完成的微操作的描述（加入后面的东西以后，有作业题）

控制方式—了解。。

十

两种控制器的优缺点，应用场合

微程序控制器的设计思想，原理，构成，工作过程

微指令的编码的方式，直接，间接控制

驿马

操作码，后几位地址

如何区分指令和数据（突然补充的，应该要考P19 1.11）